FICHA CATALOGRÁFICA

Quilici Gonzalez, José Artur

Uma metodologia de projetos para circuitos com reconfiguração dinâmica de hardware aplicada a *support vector machines* / J.A. Quilici Gonzalez. -- São Paulo, 2006.

144 p.

Tese (Doutorado) - Escola Politécnica da Universidade de São Paulo. Departamento de Engenharia de Sistemas Eletrônicos.

1.FPGA 2.Hardware 3.Circuitos integrados I.Universidade de São Paulo. Escola Politécnica. Departamento de Engenharia de Sistemas Eletrônicos II.t.